

文部科学省 次世代 IT 基盤構築のための研究開発「イノベーション創出を支える情報基盤強化のための新技術開発」委託事業

## 「耐災害性に優れた安心・安全社会のためのスピントロニクス材料・デバイス基盤技術の研究開発」発足シンポジウム

日時： 2013年2月6日 13:00-16:45

場所： 東北大学電気通信研究所 ナノ・スピン実験施設 4階 カンファレンスルーム

13:00 開会挨拶

来賓挨拶 文部科学省研究振興局情報課 情報科学技術推進官 藤沼広一 氏

13:20 プロジェクトの概要

東北大学 大野英男

13:45 耐災害性に優れた超低消費電力(大容量化)スピントロニクスWM向け

材料・デバイス開発 i —材料・デバイス・プロセス技術— 東北大学 池田正二

14:05 耐災害性に優れた超低消費電力(大容量化)スピントロニクスWM向け

材料・デバイス開発 ii —材料・デバイス技術— 東北大学 大兼幹彦

14:25 耐災害性に優れた高機能(高速動作)スピントロニクスWM向け

材料・デバイス開発 i —材料・デバイス技術— 東北大学 山ノ内路彦

14:45 休憩 (30分)

15:15 耐災害性に優れた高機能(高速動作)スピントロニクスWM向け

材料・デバイス開発 ii —高速評価技術— 東北大学 遠藤哲郎

15:35 スピントロニクス材料・デバイスの放射線耐性の評価

JAXA 小林大輔

15:55 スピントロニクス応用によるコンピュータシステムの耐災害性向上の評価 i

日本電気 杉林直彦

16:15 スピントロニクス応用によるコンピュータシステムの耐災害性向上の評価 ii

東北大学 羽生貴弘

16:35 閉会挨拶

東京大学 柴田 直 先生